



2017 Taiwan Synopsys Internship Program

申請資格

電機/資訊相關科系在學學生皆可申請，大學、研究所、博士生歡迎投遞。

申請時間

即日起到 2017 年 6 月，名額額滿為止。

實習期間

2017 年 7 月 01 日至 2017 年 8 月 31 日。(2 個月)

或 2017 年 7 月 01 日至 2017 年 12 月 31 日。(6 個月, 開學後可以 part time 方式繼續實習)

如何申請

請將您的履歷表與大學 & 研究所成績單寄至 hyen@synopsys.com。註明您可實習的地點(可複選：竹科、竹北、台北)以及可實習的時間。信件名稱【實習_00 大學_王小明】。我們將為您配對合適的實習專案。

Job requirement

Experience on development of complex software projects, familiarity with C/C++ coding, and a strong background in data structures and algorithms. Has strong desires to learn and explore new technologies and demonstrates good analysis and problem-solving skills. Prior knowledge and experience of CAD/ EDA tool development are nice to have, but not must.

編號	實習地點/ 期間	專案名稱
VG01	竹科/ 6 個月	Deep analysis from simulation result and netlist
VG03	竹科/ 3 個月	Proof of Concept for FPGA-based acceleration of EDA tools
DG01	竹科/ 2 個月	Research of partial re-route algorithm for Channel Routing
DG02	竹科/ 2 個月	Automatic bus constraint extraction
DG03	竹科/ 2 個月	Graphical User Interface for Relative Placement block editor
DG04	竹科/ 2 個月	Physical Verification Technology File Quality Improvement Project
DG06	台北/ 2 個月	Power and ground network weakness fixing flow
DG07	台北/ 2 個月	Routing pattern optimization improvement
DG09	台北/ 2 個月	Net Traversal Optimization.
DG10	台北/ 2 個月	Antenna Runset Analysis and Optimization
DG11	台北/ 2 個月	Disk Usage Reduction for FILL or DRC decks
DG12	台北/ 2 個月	Runset coding assistance tool with graphic user interface
DG13	竹北/ 2 個月	Developing a Perl-Based Utility to Explore and Customize ICV DRC Report
DG14	台北/ 2 個月	Net layer assignment
SEG01	竹北/ 2 個月	Efficient calculation of VLSI layout centerline for regions of interest

連絡電話：03-6230-384

HR staffing coordinator: Joyce

Synopsys 官網：<https://www.synopsys.com/>

